

## 断 汀 臻 镭 科 技 股 份 有 限 公 司

## 性能特点

● 射频频率范围: 25GHz~27GHz

● 中频频率范围: 4.4GH±30MHz

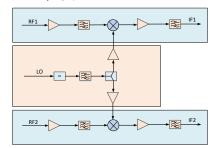
● 本振频率范围: 10.315GHz~ 11.285GHz

● 接收增益: 25dB

● 输出 P-1: 6dBm

● 模组尺寸: 21mm×16mm×3.9mm (不含球)

## 原理框图



## 产品简介

UDMM-K-2-02 是 K 波段表面安装双通道接收变频模组,采用 BGA 封装形式,外壳选用陶瓷基板,围框和盖板采用金属材料,实现顶部和底部同时散热,并且解决电磁兼容问题。模组在尺寸为 21mm×16mm×3.9mm(不含球)、重量约为 5g 的基础上,包含接收变频、放大、滤波等功能,具备高集成度、小尺寸、通道一致性好等优点。此外该系列模组可以通过更换或增删内部元器件实现工作频率、增益、输出 P-1 等指标的重构设计来满足不同用户的使用需求。

# 电参数

 $(TA=+25^{\circ}C, V_{cc}=+5V, V_{ee}=-5V)$ 

台 W. 与 Th		# #J /+	F 1.7±	24 12.	<i>A</i> 12.
参数名称	最小值	典型值	最大值	单位	备注
射频频率	25		27	GHz	
本振频率	10.315		11.285	GHz	
中频频率	4.37		4.43	GHz	
本振输入功率	3	4	5	dBm	
增益		25		dB	
输出 P-1		6		dBm	
镜像抑制		40		dBc	
杂散抑制		55		dBc	@DC~8GHz
隔离度		30		dB	
V <sub>cc</sub> 工作电流			550	mA	
V <sub>ee</sub> 工作电流			20	mA	

## 使用限制参数

参数	符号	最小值	最大值
工作电压 1	Vee	-6V	0
工作电压 2	Vcc	0	+5.5V
控制电压(TRR/TRL)	$V_{\text{ctrl}}$	0	+5.5V
输入功率(RF1/RF2/LO)	$P_{in}$		+10dBm
工作温度	T <sub>c</sub>	-45℃	+85℃
储存温度	$T_{stg}$	-55℃	+125℃



# 模组控制真值表

模组控制说明:

1、接收通道工作时, 先将 TRL 置为高电平, 再将 TRR 置为高电平;

注: 以上工作方式指双通道同时工作。

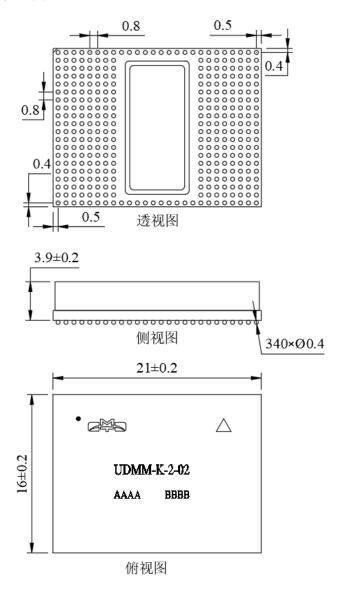
TRL	TRR	工作状态		
1	1	接收通道工作		
1	0	接收通道不工作		
0	X	<b>按拟</b>		

注 1: TRL 为高电平,本振工作,TRL 为低电平,本振不工作;

注 2: 逻辑关系真值表中,"0"指 0V,"1"指+5V/+3.3V,TTL 控制电平,"x" 指 0 或者 1;

## 外形尺寸及压点排列图

外形尺寸如下图所示(单位: mm)。

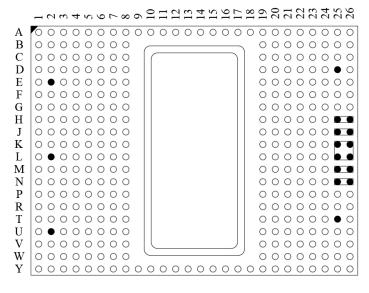




## 断 江 臻 镭 科 技 股 份 有 限 公 司

注: AAAA 表示检验批次识别代码,BBBB 表示模组编号。

压点排列如下图所示 (顶层透视图, 从顶层往下看)。



注: 未标注引脚为 GND;

引脚	符号	属性	功能描述	
U2	RF1	输入	通道1射频收发端口	
E2	RF2	输入	通道2射频收发端口	
T25	IF1	输出	通道1中频收发端口	
D25	IF2	输出	通道2中频收发端口	
L2	LO	输入	本振输入端口	
M25,M26	TRT	输入	悬空	
J25,J26	TRR	输入	接收通道控制信号	
N25,N26	$V_{ee}$	输入	-5V 电压输入	
K25,K26,L25,L26	$V_{cc}$	输入	+5V 电压输入	
H25,H26	TRL	输入	本振控制信号	
其它	GND	接地	地	

## 注意事项

- 1) 模组需在洁净环境贴板焊接;
- 2) 模组底面采用 183℃焊料(Sn63Pb37)焊接直径 400μm 高铅焊球;
- 3) 模组内部可承受 240℃高温,推荐使用 Sn63Pb37 焊膏对模组进行 SMT 焊接,焊接完成后可进行喷淋清洗,不得使用超声清洗;若使用其他温度焊膏进行焊接,请咨询市场人员;
- 4) 贴装模组的电路板建议选择和陶瓷热膨胀系数差别较小的板材进行设计,模组贴板后的返修,不适用红外加热方式返修;
- 5) 模组内部有静电敏感元件,在运输、存储过程中有专用防静电密封包装;模组贴板焊接时人员、设备需具备可靠的防静电措施,不得在没有防静电措施的条件下打开包装;模组的后续板级、系统级测试、使用,均应注意静电防护;



## 浙江臻镭科技股份有限公司

- 6) 模组发货时的防静电密封包装请到贴装使用时再拆除。拆除包装后未使用的模组 需在干燥柜内保存并在 4 周内完成贴装使用;
- 7) RF1、RF2、IF1、IF2、LO端口内部无隔直电容;
- 8) 设计模组的应用电路时,需在模组供电引脚附近对地并联 0.01μF 和 1μF 的陶瓷滤波电容;
- 9) 有问题请及时与市场人员联系。